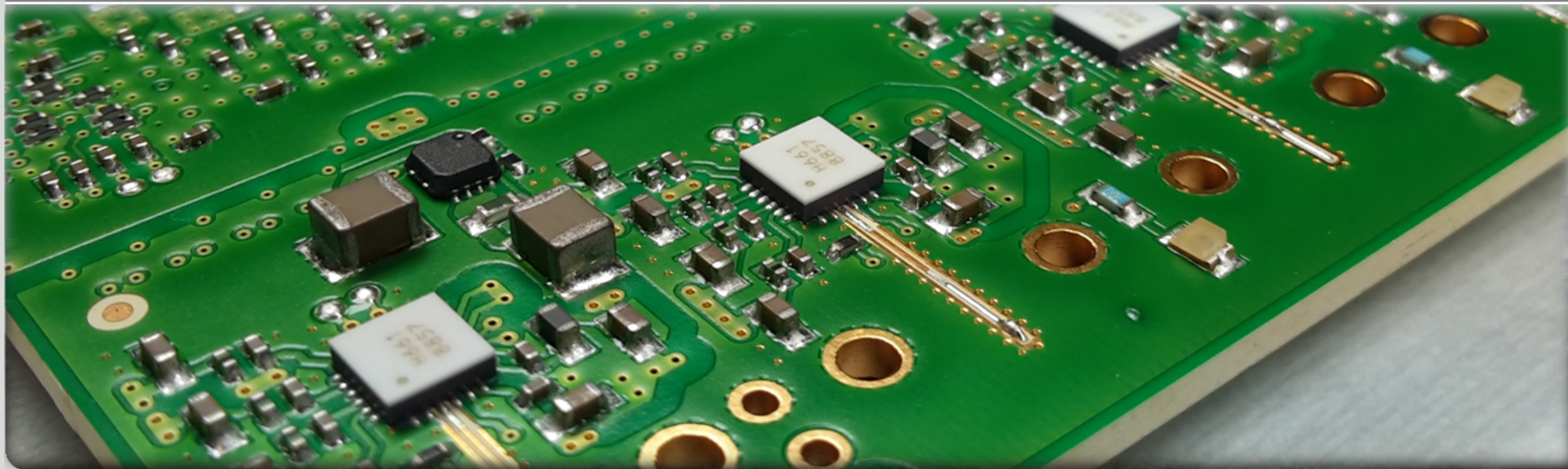


DTS Meeting 2017

INSTITUT FÜR PROZESSDATENVERARBEITUNG UND ELEKTRONIK



Abendessen Oxford Pub - Mensa



Agenda 16. Oktober

12:00

- Imbiss und informeller Austausch im Seminarraum

13:00 Status DTS Platform (Peter Kaefer)

- Zusammenarbeit, Kommunikation, Projekte, Technik
- DTS-Cloud (Verwendung für Präsentationen und Kurzüberblick)
- Zusammenarbeit, Kommunikation, Projekte, Technik
- Neues im GIT (FPGA + Mikrocontroller)
Nutzung für Quellen mit Repositories der Zentren

13:30

- FPGA-Dokumentation Schnittstellen FPGA-Register
(KIT - D. Bormann)
- TDC/Timestamp – Übersicht (HZG, HZDR, GSI, DESY)

15:30 Kaffee

Agenda 16. Oktober

16:00

- Betriebssysteme, slow control, Plattformen, Verfügbarkeit
 - FreeRTOS
 - Linux

 - Interesse an Board support package für Zynq (Ultrascale+)
 - Memory transfer – Direct DMA, SSD (KIT - S. Chilingarian)

- Gelegenheit zur Vorstellung von UFO
(GPU-Framework @KIT)

Agenda 16. Oktober

- 9:30 Backend – Situation/Lösungen
 - 10 Gb/s Ethernet FPGA-Core (KIT, DESY, HZDR,)
 - 10 Gb/s Konzentrator (FZJ - Sebastian Völkel)
 - optische Highspeed-Links; z.B. Entwicklung Marc Schneider (KIT)
 - Frontend: schnelle ADC / DAC mit JESD Interface; lizenzfrei (KIT, HZDR, ..)
- 11:00 Kaffee
- 11:30 Hardware
 - MTCA Boards von HGF-Zentren
 - New MTCA Generation „HGF-AMC2”
- 13:00 Mittagessen Mensa
 - weitere organisatorische Themen