

Agenda:

- Vorstellung der Entwicklungsansätze in den Zentren (ca. 30 min./Zentrum)
 - Parallel dazu Abgleich über die Stimmigkeit des Rasters / Modifikation
- Zuschnitt der DTS-Plattform
 - Ansatz: Komponente, Schnittstellenbeschreibung, FPGA, Computing?
 - Kooperation der „Forschungstechniker“
- nächste Schritte
 - Beschreibung der Schnittstellen (Logik, Transaktion,..)
 - Komponenten für gemeinsame Entwicklung
 - Einsatz in Experimenten
- Weiteres Vorgehen:
 - MaT-Jahrestreffen: was ist präsentationsreif?
 - weitere Experimente
 - Organisation
 - Liste der Ansprechpartner (mit Protokoll)
 - nächster Termin für Treffen?
 - bitte Folien zu Experimenten an Peter Kaefer bis 26.2.
 - Telko am 2.3.: Abstimmung der Präsentation @DTS

Liste offener Punkte:

- Dokumentation der Schnittstellen – Beispiele aus den Zentren: Alle (Peter Kaefer sammelt)
- Schnittstellen-Standard bei der SEI präsentiert? Matthias Balzer

- own Cloud / git - klären bzw. einrichten: Peter Kaefer

- gemeinsame Methoden: Schnittstellenbeschreibung FPGA-Komponente
 - Schnelle ADC-Kopplung, hochkanalig, high dynamic range : ALLE
 - Skalierung/Verteilung von Datenströmen für cluster computing (KIT, FZJ, HZG)
 - Radiation Hardness (HZG, KIT, FZJ)
 - **Entwicklung cortex M4 (FZJ, HZDR, HZG, KIT)
 - ** FreeRTOS (FZJ, HZDR, HZG, KIT)

- gemeinsame Themen:
 - **Board support package für HGF-AMC (**KIT**, FZJ, HZDR)

- gemeinsame Komponenten
 - scatter/gather DMA für Linux Kernel (HZG, KIT, HZDR)
 - **PCIe FPGA – IP und Linux Treiber (**KIT**, HZG, HZDR)
 - **10 Gb/s Ethernet (KIT, HZDR, FZJ)
 - Verlustfreies UDP (HZDR, KIT, FZJ)

 - gemeinsame Projekte: IMK (FZJ, KIT)

- Kurzpräsentation für MaT-Jahrestreffen / DTS
 - Infos zu Experimenten (Bitte an alle um Beispiele an Peter Kaefer)

** Fokusthemen